



<https://latribunelibre.com/emploi/developpeur-fpga-f-h-2>

Développeur FPGA F/H

Description

Notre agence **GESER-BEST Paris** recherche pour l'un de ses clients dans le secteur de l'aéronautique, un **Développeur FPGA H/F**.

En tant que **Développeur FPGA orienté électronique**, maîtrisant le langage **VHDL**, vous serez chargé de concevoir, développer et valider des **circuits logiques programmables FPGA**, pour des systèmes embarqués critiques utilisés dans des environnements exigeants (défense, spatial, etc.).

Missions principales :

- Analyser les spécifications fonctionnelles et techniques des besoins électroniques
- Concevoir l'architecture logique des composants FPGA
- Développer le code VHDL, simuler et valider les blocs logiques
- Intégrer et vérifier les designs FPGA dans des systèmes électroniques complets
- Collaborer avec les équipes hardware, software et système
- Participer aux revues de conception et à la rédaction de la documentation technique
- Contribuer aux choix techniques, à la veille technologique et à l'amélioration continue

Qualifications

- De formation Bac +5 (école d'ingénieur, Master ou équivalent) en électronique, systèmes embarqués ou numérique
- Minimum 2 ans d'expériences en conception et développement FPGA
- Excellente maîtrise du **langage VHDL**
- Bonne connaissance des outils de développement FPGA (Vivado, Quartus, ModelSim, etc.)
- Compréhension des architectures matérielles numériques (bus, contrôleurs, mémoire, timing)
- Expérience en validation, simulation, et intégration hardware
- Connaissance des contraintes industrielles (température, CEM, sûreté, sécurité)
- Autonomie, rigueur, esprit d'analyse
- Capacité à travailler en équipe et en environnement pluridisciplinaire
- **Habilitation requise**

Organisme employeur
GESER BEST

Type de poste
Temps plein

Secteur
INGÉNIERIE, ÉTUDES
TECHNIQUES

Lieu du poste
78208, ELANCOURT,
ELANCOURT, France

Salaire de base
40000 € - **Salaire de base**
46000 €

Date de publication
30 septembre 2025 à 13:16

Valide jusqu'au
30.10.2025