



<https://latribunelibre.com/emploi/ingenieur-cybersecurite-systemes-embarques-f-h-3>

Ingenieur Cybersécurité systèmes embarqués F/H

Description

L'équipe de développement du micrologiciel embarqué est responsable de la définition et de la conception détaillée des solutions embarquées pour répondre aux objectifs fonctionnels, de performance et de qualité du produit.

La mission de cyber Advisor:

Accompagner les différents projets de développement de la gamme de variateurs de vitesse. porté par la société , pour apporter la preuve qui permettent de revendiquer l'application de la norme IEC62443-4-2.

Valider la pertinence des preuves à un potentiel auditeur, tout au long du process de développement des fonctionnalités de cybersécurité. Travailler avec les disciplines techniques transversales (contrôle, architecture logicielle applicative, Communication, Sécurité Fonctionnelle, Cybersécurité, électronique et processeurs

Mener les différentes analyses de risques, demandées par les normes et le process de la société :

- Security Risk Analysis, Failure Mode and Effect Analysis, Final Cyber sécurité Review
- Participer à la construction du Threat model
- Construire le security plan.
- Aider le chef de projet à construire les exigences de cybersécurité.
- Effectuer un suivi continu des faiblesses identifiées sur le code interne ou les bibliothèques utilisées.
- Participer à l'analyse et aux propositions de solutions pour pallier les faiblesses identifiées dans le délai de livraison demandé.
- Assurer la capitalisation des savoirs et savoir-faire et identifier les opportunités de valorisation. Conseiller et partager les connaissances en interne,
- Identifier les pistes d'amélioration
- Participer aux activités liées à l'amélioration continue
- Collaborer avec les équipes R&D et V&V

Organisme employeur
CORSAIR System

Type de poste
Temps plein

Secteur
INGÉNIERIE, ÉTUDES
TECHNIQUES

Lieu du poste
27448, PACY SUR EURE, PACY
SUR EURE, France

Salaire de base
50000 € - **Salaire de base**
60000 €

Date de publication
1 septembre 2024 à 19:02

Valide jusqu'au
01.10.2024

Qualifications

- Ne pas être capable de mener les différentes étapes d'une analyse de risques est rédhibitoire.
- Une expérience revendiquant une norme contraignante sur le suivi d'un process de développement telle que la norme IEC62443 est indispensable
- Une expérience firmware dans le département R&D est indispensable
- Connaissances consolidées en génie logiciel temps réels embarqué est indispensable
- Expérience et expertise dans la gestion des exigences du projet, y compris les logiciels embarqués est nécessaire
- Expérience consolidée dans la conception de logiciels embarqués est nécessaire
- Une expérience antérieure avec un cycle de développement est nécessaire
- Connaissance des architectures logicielles embarquées sur microcontrôleur et processeur (ARM CORTEX M3, CORTEX M4, A8 et autres), en C, C++, RTOS (µOSIII, QUADROS ou autres : LINUX, VXWORKS) serait un plus
- Connaissance d'Ethernet, TCP/IP, HTTP(S), OPC-UA est demandée

Connaissance des protocoles sécurisés, TLS https, SSH, MQTT, LDAP serait un plus

- Connaissance de la signature numérique, du concept de haute disponibilité, du démarrage sécurisé, du stockage sécurisé, de l'authenticité de l'appareil serait un plus
 - Capacité à travailler dans des équipes multiculturelles et multinationales
 - Disponibilité d'esprit, pensée analytique, flexibilité et capacité à agir de manière indépendante et sous votre propre responsabilité, résilience
- Très bon communicant en français, clair et précis