



<https://latribunelibre.com/emploi/ingenieur-developpement-fpga-f-h-5>

## Ingénieur Développement FPGA F/H

### Description

#### L'entreprise

Ce cabinet de recrutement est spécialisé dans la mise en relation des professionnels talentueux de différents secteurs (ingénierie, logiciel, électronique...) avec les meilleures opportunités sur le marché. Sa mission est de vous aider à atteindre vos objectifs professionnels en trouvant des postes qui correspondent parfaitement à vos compétences, à vos aspirations et à votre mode de vie. Ce cabinet travaille avec une large gamme d'entreprises pour vous offrir des opportunités variées et stimulantes.

#### Missions

Basée à Marseille, cette entreprise est un bureau d'étude reconnu dans le domaine de la vision, spécialisé depuis 20 ans dans l'étude et la conception de solutions de vision optronique sur mesure pour divers secteurs (défense, aéronautique, sécurité, transports, sport, cinéma, médical). Pour soutenir sa croissance, elle recherche un(e) Ingénieur HDL/FPGA. Vous rejoindrez une équipe à taille humaine, dynamique et innovante.

Vos missions principales incluent :

- Participer au développement au sein de l'équipe R&D FPGA, de l'écriture des spécifications au prototypage et codage des solutions de vision, en passant par la gestion de configuration.
- Collaborer à la conception de systèmes électroniques et logiciels performants sur des plateformes électroniques complexes utilisant les dernières générations de FPGA.
- Traiter des besoins en communication numérique rapide (12G-SDI, PCIe, DDR4, NVMe,...), en traitement d'images en flux tendu (stabilisation, étalement d'histogramme, balance des blancs,...), en mise en œuvre de capteurs d'images (Sony, Photonis, CMOSIS,...) ou en asservissement moteur.
- Si vous êtes curieux, motivé et passionné, vous pourriez être la personne que nous recherchons !

### Qualifications

- Compétences en HDL (VHDL, Verilog), C/C++, Python...
- Expérience avec les familles Xilinx (7-series, Ultrascale, Ultrascale+, Zync US+) et Lattice (ECP3, ECP5, MACHXO3)...
- Utilisation des outils de développement FPGA tels que Vivado (Xilinx), Questa...
- Connaissances en traitement d'image et Matlab/Octave appréciées
- Maîtrise du français et de l'anglais
- Expérience en gestion de configuration avec GIT, Gerrit
- Formation en électronique numérique ou expérience équivalente (autodidactes bienvenus avec un bon niveau)

### Organisme employeur

RECRUTONSENSEMBLE

### Type de poste

Temps plein

### Secteur

CONSEIL POUR LES AFFAIRES  
ET AUTRES CONSEILS DE  
GESTION

### Lieu du poste

13201, MARSEILLE 01,  
MARSEILLE, France

### Salaire de base

40000 € - Salaire de base  
70000 €

### Date de publication

11 octobre 2025 à 11:05

### Valide jusqu'au

08.11.2025

