



<https://latribunelibre.com/emploi/ingenieur-electronique-senior-digital-ic-designer-f-h-2>

Ingénieur électronique sénior – Digital IC Designer F/H

Description

L'entreprise

Ce cabinet de recrutement est spécialisé dans la mise en relation des professionnels talentueux de différents secteurs (ingénierie, logiciel, électronique...) avec les meilleures opportunités sur le marché. Sa mission est de vous aider à atteindre vos objectifs professionnels en trouvant des postes qui correspondent parfaitement à vos compétences, à vos aspirations et à votre mode de vie. Ce cabinet travaille avec une large gamme d'entreprises pour vous offrir des opportunités variées et stimulantes.

Missions

Sous la responsabilité du Directeur Technique, vous intégrerez l'équipe numérique existante et travaillerez en étroite collaboration avec les architectes système et l'équipe de signal mixte. Vos principales missions seront les suivantes :

- Participer au développement des architectures de systèmes embarqués avec processeur pour la conception de SoC.
- Développer des modules (propriétés intellectuelles) selon les méthodologies de l'entreprise.
- Travailler sur l'ensemble de la conception : spécification, conception, simulation, synthèse et tests.
- Dans un contexte de développement sur microprocesseurs, il vous sera également demandé de travailler sur des applications logicielles embarquées, principalement à des fins de bancs d'essai, de tests et de démonstrateurs.
- Vous serez amené à travailler sur des technologies telles que le calcul haute performance (HPC), RISC-V ou l'intelligence artificielle (IA).

Qualifications

- Ingénieur(e) en génie électronique/télécommunications/informatique ou équivalent
- Expérience avérée de plus de 5 ans en tant que concepteur numérique
- Expérience des simulations RTL
- Compétence en conception utilisant System Verilog ou VHDL
- Expérience avec des outils de développement pour la synthèse RTL et le débogage
- Connaissance des techniques de conception pour la testabilité (DFT)
- Expérience de base en traitement numérique du signal
- Connaissance des FPGA et ASIC
- Expérience dans le processus UVM et la vérification fonctionnelle aléatoire contrainte par la couverture
- Matlab
- Développement logiciel en utilisant C/C++
- Langages de script (par exemple, Python, shell, etc.)
- Capacité de travail dans un environnement multiculturel et avec des équipes

Organisme employeur
RECRUTONS ENSEMBLE

Type de poste
Temps plein

Secteur
CONSEIL POUR LES AFFAIRES
ET AUTRES CONSEILS DE
GESTION

Lieu du poste
34172, MONTPELLIER,
MONTPELLIER, France

Salaire de base
40000 € - **Salaire de base**
70000 €

Date de publication
7 septembre 2024 à 11:02

Valide jusqu'au
07.10.2024

réparties sur plusieurs sites.