



<https://latribunelibre.com/emploi/ingenieur-en-conception-electronique-numerique-spatial-f-h-2>

## Ingenieur en conception électronique numérique – Spatial F/H

### Description

Contexte de la mission :

Du fait de son expertise reconnue, Viveris intervient chez un acteur majeur de la conception et de la fabrication d'équipements de haute technologie dans le secteur spatial.

Dans ce cadre, nous recherchons un ingénieur conception de carte électronique numérique F/H. Au sein de la plateforme électronique programmée, sous la responsabilité du chef de projet, vous participez au développement de plusieurs cartes architecturées autour de processeurs ou FPGA.

Vous interviendrez sur un secteur exigeant et mettrez en oeuvre des méthodes appliquées au développement de systèmes critiques.

Vos responsabilités :

- Prendre en main les besoins (architecture, PCBA existants, composants validés) ;
- Participer à l'élaboration de la spécification et à la conception ;
- Rédiger les documents de conception et de justification de design ;
- Participer à la rédaction des plans de vérification et de validation des PCBA ;
- Réaliser le bilan de puissance et les fournir les données nécessaires à l'étude thermique ;
- Suivre et valider la saisie de schéma et le routage des cartes ;
- Définir puis valider les stratégies de tests ;
- Contribuer à la réalisation du dossier technique et à la tenue des coûts et du délai de conception.

### Qualifications

Profil recherché :

- Ingénieur de formation d'origine électronique à dominante numérique, ayant au minimum 4 ans d'expérience(s) effective(s) en électronique numérique dans le domaine de la conception de cartes à base de microcontrôleurs ;
- Une connaissance du VHDL serait un plus ;
- Votre anglais technique est opérationnel ;
- Capable d'allier autonomie et travail collaboratif, vous êtes attiré par la découverte et les challenges techniques dans un secteur exigeant.

Compétences techniques :

- Langage de programmation Python ;
- Etude et conception de cartes numériques à base de  $\mu C$ ,  $\mu P$ , FPGA, SOC ;
- Connaissances et maîtrise des bus de communication simples et rapides et capteurs vidéo (MIPI-CSI / LVDS).

**Organisme employeur**  
VIVERIS

**Type de poste**  
Temps plein

**Secteur**  
CONSEIL EN SYSTÈMES ET  
LOGICIELS INFORMATIQUES

**Lieu du poste**  
94065, RUNGIS, RUNGIS, France

**Date de publication**  
23 octobre 2024 à 11:02

**Valide jusqu'au**  
22.11.2024

Nos avantages :

- Rémunération attractive et évolutive ;
- Mutuelle familiale à garanties hautes ;
- Tickets restaurant pris en charge à 60 % ;
- 100 % titre de transport urbain remboursé ;
- Primes d'intéressement, de participation et de cooptation ;
- Jusqu'à 2 jours de télétravail par semaine ;
- Formation continue avec LinkedIn Learning et nos communautés techniques.