



<https://latribunelibre.com/emploi/ingenieur-fpga-confirme-f-h-2>

## INGÉNIEUR FPGA CONFIRMÉ F/H

### Description

Au carrefour de la recherche, des technologies émergentes et de l'industrie, vous jouerez un rôle clé dans la maturation des solutions développées et leur transfert vers le monde industriel. Vous contribuerez au développement de projets innovants en électronique, systèmes embarqués et robotique, au service de la R&D interne et des partenaires industriels.

Vos principales missions :

- Vous participez à la définition des architectures des produits embarqués à base de FPGA ainsi qu'à leur développement
- Vous accompagnez la réalisation et validez les prototypes
- Vous rédigez et mettez à jour les documentations techniques associées
- Vous contribuez à la mise en place et la robustesse de plateformes matérielles et logicielles
- Vous assurez la veille technologique et le lien avec les offreurs de solutions

### Qualifications

#### LES CONNAISSANCES ET EXPÉRIENCES SOUHAITÉES :

Expérience : 5 ans minimum d'expérience professionnelle

#### Connaissances requises :

- Expérimenté(e) sur l'ensemble du flow de conception sur FPGA/SoC : de la phase de spécifications jusqu'à la vérification/validation finale.
- Maîtrise du langage de description VHDL ou Verilog, de la synthèse FPGA, de la simulation, de l'intégration, des tests et de la validation.
- Connaissance des outils de développement Xilinx Vivado Design Suite ou Altera Quartus.
- Anglais technique.

#### Connaissances appréciées :

- Connaissances de l'architecture ZYNQ.
- Connaissances en traitement du signal (Algorithmes/Matlab).
- Connaissances en développement Software (C/C++ et Linux embarqué).
- Connaissances en Machine Learning.

### Organisme employeur

CATIE

### Type de poste

Temps plein

### Secteur

RECHERCHE-DÉVELOPPEMENT  
EN AUTRES SCIENCES  
PHYSIQUES ET NATURELLES

### Lieu du poste

33522, TALENCE, TALENCE,  
France

### Date de publication

23 décembre 2025 à 10:02

### Valide jusqu'au

22.01.2026