



<https://latribunelibre.com/emploi/ingenieur-hardware-f-h-12>

## Ingénieur Hardware F/H

### Description

Pour rejoindre nos équipes nous recherchons un ingénieur développement hardware ans le cadre du développement de systèmes électroniques embarqués aéronautiques. Vous interviendrez sur la conception, la validation et la certification de cartes électroniques conformément aux exigences des systèmes avioniques.

#### Missions principales :

- Conception, développement et simulations FPGA en VHDL
- Rédaction de la documentation DO-254 au niveau DAL-C (plans, spécifications, traçabilité, revues techniques, rapports de vérification, etc...)
- Suivi de sous-traitance des développements FPGA externalisés
- Conception et mise au point de la partie FPGA des cartes électroniques, notamment des alimentations basse-consommation
- Interaction avec les autres membres de l'équipe hardware, mais également les équipes système, logiciel embarqué, mécanique et certification pour garantir l'intégrité du système.
- Participation aux campagnes de qualification (Essais Cospas-Sarsat, CEM, environnementales).
- Veille technologique et amélioration continue des méthodologies de conception

### Qualifications

Nous recherchons un Ingénieur ou docteur en électronique, systèmes embarqués avec une expérience minimum de 5 ans en conception FPGA avec une maîtrise du process DO-254.

#### Compétences techniques :

- Développement et simulation de FPGA en VHDL
- Mise en oeuvre du standard DO-254 et du cycle V pour une certification avionique de niveau DAL-C
- Conception de circuits électroniques numériques
- La connaissance de l'outil KiCad serait un plus

Qualités : Rigueur, autonomie, esprit d'équipe, capacité d'analyse et de synthèse.

### Organisme employeur

NEO2

### Type de poste

Temps plein

### Secteur

INGÉNIERIE, ÉTUDES  
TECHNIQUES

### Lieu du poste

56121, LORIENT, LORIENT,  
France

### Salaire de base

45000 € - Salaire de base  
55000 €

### Date de publication

8 octobre 2025 à 11:07

### Valide jusqu'au

07.11.2025