



<https://latribunelibre.com/emploi/ingenieur-hdl-fpga-f-h>

Ingénieur HDL/FPGA F/H

Description

L'entreprise

Ce cabinet de recrutement est spécialisé dans la mise en relation des professionnels talentueux de différents secteurs (ingénierie, logiciel, électronique...) avec les meilleures opportunités sur le marché. Sa mission est de vous aider à atteindre vos objectifs professionnels en trouvant des postes qui correspondent parfaitement à vos compétences, à vos aspirations et à votre mode de vie. Ce cabinet travaille avec une large gamme d'entreprises pour vous offrir des opportunités variées et stimulantes.

Missions

Bureau d'étude de référence dans le domaine de la vision basé à Marseille, l'entreprise est devenue en 20 ans un expert dans l'étude et la conception de solutions de vision optronique sur mesure dans de multiples secteurs d'activité (défense, aéronautique, sécurité, transports, sport, cinéma, médical).

Pour accompagner la croissance de l'entreprise, celle-ci recherche un(e) ingénieur(e) en vision artificielle. Rigoureux, doté d'une forte sensibilité technique et animé par le goût d'entreprendre, vous serez séduit par une équipe à taille humaine et des projets stimulants et innovants.

Missions principales :

Passionné par la technique, vous travaillerez au sein de l'équipe R&D FPGA, vous participerez à toutes les étapes du développement depuis l'écriture de spécifications, l'analyse et le prototypage de solutions de vision, jusqu'au codage du projet et sa gestion en configuration.

Vous collaborerez à la conception d'électroniques et logiciels, innovants et performants, sur des plateformes électroniques complexes composées des dernières générations de FPGA.

Vous devrez aborder des besoins de communication numérique rapide (12G-SDI, PCIe, DDR4, NVMe,...), de traitement d'images en flux tendu (stabilisation, étalement d'histogramme, balance des blancs,...), de mises en œuvre de capteurs d'images (Sony, Photonis, CMOSIS,...) ou même d'asservissement moteur.

Si vous êtes curieux, motivé et passionné, alors vous êtes probablement celui ou celle que nous recherchons !

Qualifications

- Languages: HDL (VHDL, Verilog), langage C/C++, Python...
- Familles Xilinx (7-series, Ultrascale, Ultrascale+, Zync US+), Lattice (ECP3, ECP5, MACHXO3), ...
- Les outils de développement FPGA : Vivado (Xilinx), Questa...
- Bonus : Notions en traitement d'image et Matlab/Octave
- Langage de communication : Français, Anglais

Organisme employeur
RECRUTONSEMBLE

Type de poste
Temps plein

Secteur
CONSEIL POUR LES AFFAIRES
ET AUTRES CONSEILS DE
GESTION

Lieu du poste
13201, MARSEILLE 01,
MARSEILLE, France

Salaire de base
40000 € - **Salaire de base**
70000 €

Date de publication
27 septembre 2025 à 11:03

Valide jusqu'au
25.10.2025

- Gestion de configuration : GIT, Gerrit
- Diplôme d'ingénieur en électronique numérique ou niveau équivalent (autodidactes acceptés si vous avez un bon niveau).