



<https://latribunelibre.com/emploi/ingenieur-lead-soft-ip-archi-f-h>

## Ingenieur Lead Soft Ip – Archi F/H

### Description

En pleine expansion, NanoXplore est pionnière dans le développement des composants SoC FPGA pour l'aérospatiale et la défense. Implantée à Paris, Montpellier et Grenoble, elle recherche constamment à renforcer ses équipes.

Aujourd'hui, NX recherche un Ingénieur Soft Ip – Archi (H/F), dans le cadre d'un CDI.

### POSTE ET MISSIONS

Votre rôle impliquera la prise en charge ou la supervision d'une partie ou de toutes les phases du cycle de vie de la conception de SoftIP pour FPGA, de la définition à la validation de la conception.

Cela implique de :

- Définir les exigences système
- Spécifier, définir et revoir les architectures
- Conception et implémentation
- Maîtrise d'un environnement de simulation
- Suivre et respecter un process normé
- Participer aux revues de code
- Fournir un support technique à l'équipe
- Aisance de communication
- Suivre le développement des produits et garantir la qualité des jalons
- Assurer la faisabilité technique des projets
- Alerter en cas de dysfonctionnements et participation à la résolution des problèmes
- Travailler en collaboration avec l'équipe RTL, vérification et validation

### Qualifications

### COMPETENCES

Vous êtes rigoureux, autonome, avec un sens de l'organisation.

### Organisme employeur

NANOXPLORE

### Type de poste

Temps plein

### Secteur

COMMERCE DE GROS  
(COMMERCE  
INTERENTREPRISES) DE  
COMPOSANTS ET  
D'ÉQUIPEMENTS  
ÉLECTRONIQUES ET DE  
TÉLÉCOMMUNICATION

### Lieu du poste

92072, SEVRES, SEVRES, France

### Salaire de base

55000 € - Salaire de base  
75000 €

### Date de publication

10 octobre 2025 à 13:05

### Valide jusqu'au

09.11.2025

Vous maîtrisez l'ensemble des outils et méthodologie :

- Maîtrise du flot de conception FPGA (synthèse/P&R)
- Développement VHDL/Verilog
- Simulation sous modelsim
- Maîtrise STA
- Scripting (Python)
- Standard de développement en environnement contraint (DO254, SIL, ECSS)

Vous avez des connaissances :

- Protocole de communication (AXI/AHB/APB)
- Connaissance en versionning (GIT/SVN)

Langue(s) : anglais opérationnel (C1 minimum)

## **L'ENTREPRISE**

Rejoignez une équipe motivée et créative, et soyez partie prenante d'une success-story à la française dans un esprit « start-up ». Notre seule limite ? Votre investissement ! Particulièrement attentive au bien-être de ses collaborateurs, NanoXplore permet d'évoluer dans un environnement réactif, propice à l'enrichissement de vos compétences. Des questions sur nos métiers ? L'entreprise ? L'ambiance ? Le quotidien ? Posez-les directement nous contactant par mail.

## **RESUME DE L'OFFRE**

- CDI à pouvoir rapidement
- Location : Sèvres (Paris)
- De formation Ingénieur ou Bac+5 en électronique, vous justifiez d'au moins 10 années d'expérience dans sur un poste similaire
- Vous disposez idéalement d'une première expérience dans le secteur spatial
- Salaire : selon profil
- Envoyer CV et lettre de motivation