



<https://latribunelibre.com/emploi/ingenieur-validation-soc-multi-core-f-h>

## Ingénieur Validation SoC Multi-Core F/H

### Description

Dans le cadre du développement d'un nouveau processeur d'application multimédia multi-core, vous participerez à la validation de certaines fonctionnalités de ce chip telles que : « imaging », « connectivity » ou bien « power management ».

Les tâches seront les suivantes :

- Etude des modules à valider (HDMI, DSI, clock/reset system).
- Rédaction des plans de validation.
- Rédaction des plans de test
- Développement en C (sans OS) des drivers et des scenarios (FW)
- Test dans un environnement simulé
- Test sur board
- Rédaction des comptes-rendus de validation

### Qualifications

Ingénieur en électronique embarquée, vous justifiez d'une expérience d'au moins une première expérience en développement de logiciels bas-niveau sur processeur 32 ou 64 bits, avec de préférence des compétences en développement de drivers.

Vous connaissez les langages C/ASM et maîtrisez un voire plusieurs protocoles de communication. Egalement vous justifiez d'un bagage électronique, dans un environnement matériel (lab). Test/mesure/validation/outils de mesure... (lauterbach trace 32, scope, analyseur logique etc ...)

Vous maîtrisez l'anglais technique.

### Organisme employeur

ELSYS DESIGN SA

### Type de poste

Temps plein

### Secteur

ANALYSES, ESSAIS ET  
INSPECTIONS TECHNIQUES

### Lieu du poste

06155, VALLAURIS, VALLAURIS,  
France

### Date de publication

14 septembre 2024 à 15:02

### Valable jusqu'au

14.10.2024