



<https://latribunelibre.com/emploi/ingenieur-verification-rtl-senior-f-h>

Ingénieur vérification RTL senior F/H

Description

Nous cherchons en CDI temps plein pour notre équipe FIRMWARE, un développeur Systèmes Embarqués. Le candidat évoluera au sein de l'équipe responsable du développement de la chaîne de communication entre l'utilisateur et les cartes électroniques qui contiennent nos SoC et FPGA.

- La chaîne se compose des éléments suivants :
- Un programme sur PC (GNU/Linux) qui communique en USB avec la carte
- Un microcontrôleur pour assurer le contrôle de l'USB et l'interface vers le FPGA compagnon
- Un FPGA compagnon pour assurer la communication avec le FPGA NanoXplore
- Utilisation des interfaces standard de debug type JTAG à la fois avec des protocoles propriétaires ainsi que open source utilisant OpenOCD
- Piloter des périphériques disponibles sur les cartes de test comme des PLLs, des circuits I2C, Flash, monitor de tensions/courants ...
- Piloter des fonctionnalités dans le FPGA comme l'analyseur logique, le programmeur de flash ...

Le candidat sélectionné intégrera notre équipe basée à Sèvres (92). Capacité à travailler en équipe et capacité d'adaptation seront déterminantes dans la sélection du candidat

Qualifications

MISSION

Nous recherchons un développeur qui interviendra à chaque étape de la chaîne de communication dans :

- § Le programme de chargement sur PC (Python)
- § Le programme du microcontrôleur (C)
- § Le design RTL du FPGA compagnon (VHDL)
- § Contribution dans la définition des futures cartes NanoXplore
- § Livraison de l'outils vers les clients
- § Assurer le support nécessaire à la fois envers les équipes internes ou envers les

Organisme employeur

LaTribuneLibre

Type de poste

Temps plein

Secteur

COMMERCE DE GROS
(COMMERCE
INTERENTREPRISES) DE
COMPOSANTS ET
D'ÉQUIPEMENTS
ÉLECTRONIQUES ET DE
TÉLÉCOMMUNICATION

Lieu du poste

France

Salaire de base

45000 € - Salaire de base
65000 €

Date de publication

10 octobre 2025 à 13:04

Valide jusqu'au

09.11.2025

clients

COMPETENCES

§ La maîtrise d'au moins une des trois compétences suivantes :

- o Développement en Python
- o C/C++ Embarqué
- o Développement de structures numériques en VHDL

§ Utilisation de GNU/Linux en ligne de commande et des outils de programmation
UNIX: Makefile, shell, chaîne de compilation /debug

§ Connaissance de GIT et des workflow associés

§ La participation à un projet open-source est un plus