



<https://latribunelibre.com/emploi/ingenieur-design-fpga-expérimenté-f-h>

## Ingénieur(e) Design FPGA Expérimenté F/H

### Description

Envie de rejoindre une équipe de spécialistes du FPGA et de travailler avec nous sur nos projets ?

ELSYS Design Toulouse recherche des ingénieur·e·s spécialisé·e·s en microélectronique numérique pour venir renforcer notre équipe dédiée à la **conception FPGA** pour des ambitieux projets dans le domaine industriel.

Au sein d'une équipe de spécialistes en la matière vous interviendrez sur l'ensemble des étapes du flot de conception FPGA sur des cibles de dernières générations (SoC).

Vous serez amenés à travailler sur la conception, le design RTL en VHDL, les étapes de simulation, de synthèse, et de validation sur carte.

Vous serez donc confronté·e aux différentes étapes du cycle en V, pour des systèmes embarqués avec un environnement critique et durci.

### Qualifications

Issu·e d'une formation Ingénieur/Master 2 en électronique numérique, et vous êtes opérationnel en conception sur FPGA et justifiez d'au moins **5 ans d'expérience** en conception et/ou vérification **FPGA/ASIC**.

Vous devez maîtriser :

- Le design RTL en VHDL
- La simulation et les outils associés (ModelSim ou équivalent)
- La vérification FPGA
- Les suites Vivado (Xilinx) et/ou Quartus Prime (Intel Altera) ou d'autres outils équivalents.
- L'implantation sur cible physique et la validation.
- Des compétences complémentaires en scripting (TCL, Bash, Perl ou Python) sont un atout non négligeable.
- Enfin, une connaissance solide des architecture SoC, des bases en C embarqué et en architecture électronique numérique seront appréciées.

Nous recherchons des ingénieur·e·s motivé·e·s par les défis techniques et souhaitant continuer leur montée en compétences sur les métiers de la microélectronique numérique. Vous devrez être capable de faire preuve d'autonomie et être capable de travailler en équipe. Si vous voulez rejoindre une équipe de passionnés dans laquelle vous pourrez progresser techniquement, n'hésitez pas à candidater !

**Organisme employeur**  
elsys-design

**Type de poste**  
Temps plein

**Secteur**  
INGÉNIERIE, TECHNIQUES ÉTUDES

**Lieu du poste**  
31555, TOULOUSE, TOULOUSE, France

**Salaire de base**  
45000 € - **Salaire de base**  
60000 €

**Date de publication**  
23 août 2024 à 21:01

**Valide jusqu'au**  
22.09.2024