



<https://latribunelibre.com/emploi/ingenieur-test-et-validation-de-cartes-electroniques-f-h>

Ingénieur(e) Test et Validation de Cartes Electroniques F/H

Description

Au sein d'un laboratoire de développement de circuits et sous-systèmes électroniques avancés (ASIC, modules RF, objets connectés, etc.), vous intégrerez une équipe pluridisciplinaire dédiée à la validation fonctionnelle et aux caractérisations électroniques de prototypes développés.

Votre mission principale consistera à mettre en œuvre et réaliser des tests semi-automatisés sur des cartes électroniques intégrant des composants analogiques, numériques et RF, en lien étroit avec les concepteurs de cartes et ASIC.

Préparer et exécuter des campagnes de tests sur cartes électroniques (fonctionnelles, RF, analogiques, numériques).

Mettre en œuvre des bancs de test semi-automatisés, incluant :

- Analyseurs de spectre
- Analyseurs de réseaux vectoriels (VNA)
- Générateurs de signaux
- Oscilloscopes, multimètres, sourcemeters, etc.
- Développer ou adapter des scripts de pilotage d'instruments (Python, LabVIEW, Matlab, etc.).
- Participer à la conception et à l'amélioration des bancs de test (interface matérielle, câblage, fixation, blindage...).
- Analyser les résultats de mesure, identifier les écarts / dérives, proposer des améliorations.
- Rédiger des rapports de test et assurer le suivi des données de caractérisation.
- Travailler en interface avec les équipes conception ASIC, électronique, packaging et système.

Qualifications

Ingénieur(e) de formation (Bac+2 à Bac+5) en électronique, instrumentation, mesures physiques ou systèmes embarqués.

Expérience souhaitée (stages inclus) en tests de cartes électroniques et/ou validation de systèmes RF.

Autonomie, rigueur, esprit d'équipe et curiosité technique.

- Bonne maîtrise des instruments de mesure électronique (surtout RF).
- Connaissance des architectures de cartes électroniques (analogiques, mixtes, RF).
- Maîtrise d'au moins un langage de scripting / automatisation de tests : Python, Matlab, LabVIEW...
- Lecture et compréhension de schémas électroniques et fichiers de nomenclature (BOM).
- Connaissance des normes de test, protocoles de communication standards (SPI,

Organisme employeur
CORIS INNOVATION

Type de poste
Temps plein

Secteur
INGÉNIERIE, ÉTUDES
TECHNIQUES

Lieu du poste
38185, GRENOBLE, GRENOBLE, France

Date de publication
29 septembre 2025 à 21:06

Valide jusqu'au
29.10.2025

I2C, UART, etc.).

- Notions de CEM et contraintes liées à l'environnement RF, un plus