



<https://latribunelibre.com/emploi/lead-fpga-engineer-pme-dans-le-domaine-des-systemes-durcis-f-h>

## Lead FPGA engineer – PME dans le domaine des systèmes durcis F/H

### Description

En collaboration avec les designers et chefs de projets FPGA, votre vision « haut niveau » vous permettra de gérer et d'accompagner les équipes vers la résolution des problématiques et architectures à mettre en place et à adapter en fonction des besoins clients. Vos missions seront les suivantes :

- Vous êtes le garant de la construction de l'architecture FPGA
- Vous participez à la rédaction de la documentation technique
- Vous êtes le référent technique de l'équipe en matière de développement et conception FPGA
- Vous participerez à la rédaction de rapports techniques à destination de vos clients
- Animation de réunions techniques avec vos clients

Environnement technique : VHDL, FPGA, SoC, C

Pourquoi postuler ?

- Vous travaillerez sur des projets variés, vous évitant une certaine routine dans votre quotidien comme la conception d'un scanner 3D pour l'industrie ou encore le développement d'un algorithme de détection d'objets mobiles dans le domaine du militaire
- Accompagnez des projets nécessaires à la protection et défense de territoire français
- Evolvez rapidement vers le management technique de l'équipe FPGA, en collaboration avec le responsable basé en région toulousaine

### Qualifications

- Vous avez un Bac+5 en électronique (école d'ingénieur ou Université)
- Vous avez minimum 5 ans d'expérience en tant que designer FPGA
- Des connaissances de base en SoC est idéale, leurs systèmes le contenant systématiquement
- Une appétence pour l'encadrement d'une équipe est obligatoire
- La possibilité d'être habilitable défense est obligatoire

**Organisme employeur**  
SILKHOM

**Type de poste**  
Temps plein

**Secteur**  
CONSEIL POUR LES AFFAIRES  
ET AUTRES CONSEILS DE  
GESTION

**Lieu du poste**  
91661, VILLEBON SUR YVETTE,  
VILLEBON SUR YVETTE, France

**Salaire de base**  
50000 € - **Salaire de base**  
70000 €

**Date de publication**  
5 septembre 2024 à 09:02

**Valide jusqu'au**  
05.10.2024

