



<https://latribunelibre.com/emploi/soc-ip-verification-lead-engineer-f-h>

SoC / IP Verification Lead Engineer F/H

Description

NanoXplore renforce son organisation R&D Hardware et recherche un SoC / IP Verification Lead Engineer pour rejoindre ses équipes à Sèvres (Paris) ou Meylan (Grenoble).

Vous jouerez un rôle clé dans la garantie de la qualité, de la robustesse et de la fiabilité de nos IP et SoC, tout en construisant et en dirigeant une équipe de vérification.

Vous combinerez une solide expertise technique avec des compétences en leadership, en mentorat et en vision stratégique.

MISSIONS

Le/la Chef(fe) de projets techniques Software a pour principales responsabilités :

- En tant que SoC / IP Verification Lead, vous serez responsable de la construction et de la structuration de l'équipe de vérification, incluant le recrutement, l'intégration et le mentorat.
- Vous collaborerez étroitement avec les équipes Architecture et Design pour comprendre les spécifications et l'architecture système.
- Vous définirez, rédigerez et relirez les stratégies et plans de vérification.
- Vous développerez les environnements de test, exécuterez les simulations, analyserez les résultats et déboguerez des designs complexes.
- Vous dirigerez et accompagnerez les ingénieurs de vérification afin d'élever le niveau global de compétence et d'efficacité.
- Vous serez moteur dans l'adoption des meilleures pratiques et dans l'amélioration continue des méthodologies de vérification.

Qualifications

COMPETENCES REQUISES

- Excellente connaissance des méthodologies et outils de conception et vérification de SoC.
- Expérience avérée dans la rédaction de plans de vérification et plans de test.
- Compréhension solide du codage RTL en VHDL et SystemVerilog.
- Expérience en vérification low-power (UPF).
- Connaissance des concepts DFT et des tests associés.
- Forte expérience en développement de testbench (UVM, SystemVerilog, tests C).
- Compétences en scripting : Python, C, Tcl, Shell.
- Bonne compréhension des architectures SoC complexes telles que les systèmes ARM, la cohérence de cache, SMMU, interconnexions, PCIe, Ethernet, contrôleurs DDR, trace et debug, interruptions.
- Connaissance des protocoles et interfaces de bus SoC tels qu'AMBA (ACE,

Organisme employeur
NANOXPLORE

Type de poste
Temps plein

Secteur
COMMERCE DE GROS
(COMMERCE
INTERENTREPRISES) DE
COMPOSANTS ET
D'ÉQUIPEMENTS
ÉLECTRONIQUES ET DE
TÉLÉCOMMUNICATION

Lieu du poste
92072, SEVRES, SEVRES, France

Date de publication
4 février 2026 à 18:03

Valide jusqu'au
06.03.2026

CHI, AXI, AHB, APB) et des périphériques standards comme SPI, eMMC, JTAG, UART.

- Connaissance des interfaces mémoire (DDR4/5, LPDDR5).
- Notions de vérification formelle.

Profil recherché

- Diplôme d'ingénieur ou équivalent.
- Plus de 8 ans d'expérience en vérification SoC / IP.
- Bonnes compétences en communication.
- Anglais technique écrit et oral.
- Disponibilité immédiate.

To all Staffing and Recruiting Agencies: Our Careers Site is only for individuals seeking a job at NanoXplore. Staffing and recruiting agencies and individuals being represented by an agency are not authorized to use this site or to submit profiles, applications or resumes, and any such submissions will be considered unsolicited. NanoXplore does not accept unsolicited resumes or applications from agencies. Please do not forward resumes to our jobs alias, NanoXplore employees or any other company location. NanoXplore is not responsible for any fees related to unsolicited resumes/applications.